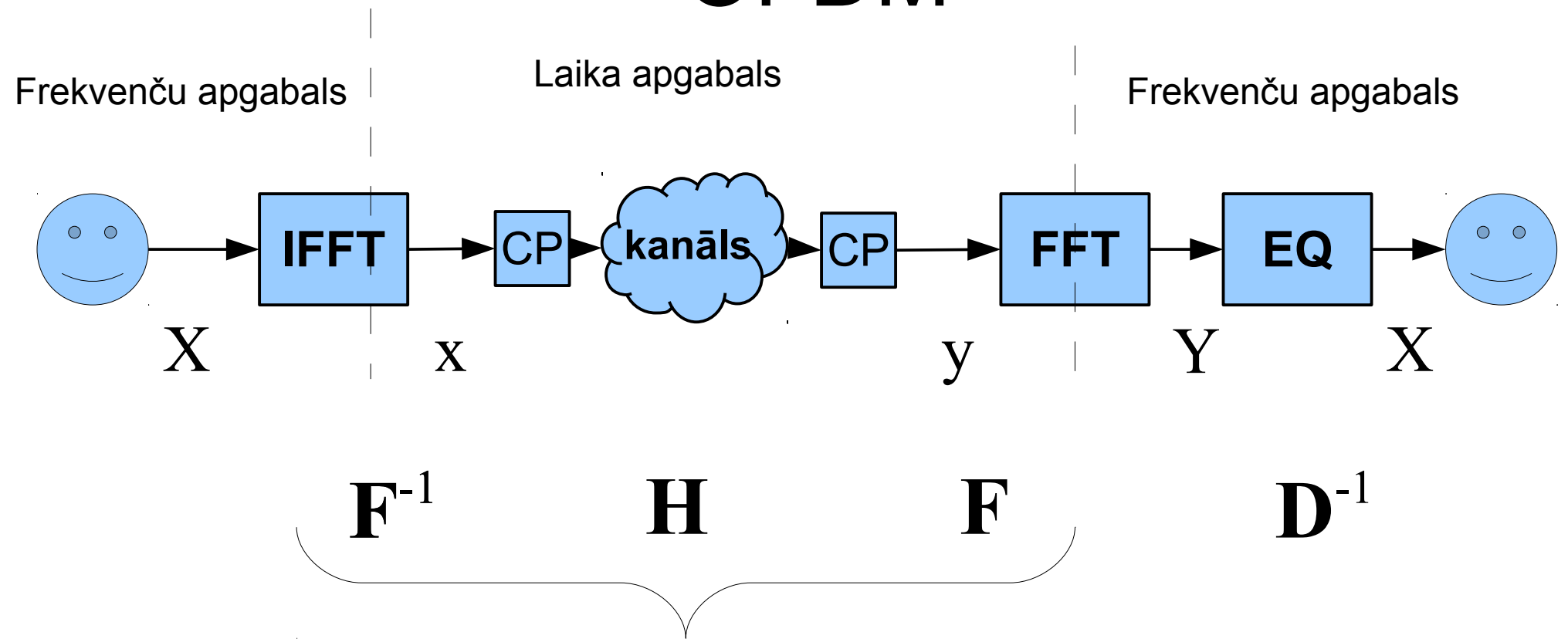


Artūrs Āboltiņš

Singulāro vērtību dekompozīcija
(SVD) sakaru kanāla parametru
novērtēšanai un korekcijai

Zin.vad. Prof. **Pēteris Misāns**

OFDM



$$D = F H F^{-1}$$

$$Y = D X$$

$$X = D^{-1} Y$$

OFDM

- Priekšrocības

$$D = F H F^{-1}$$

Ja F sastāv no H īpašvektoriem,
Tad D ir **diagonāla** matrica.

$$D^{-1} = \frac{I}{D}$$

Vienības matrica

$$X = D^{-1} Y$$

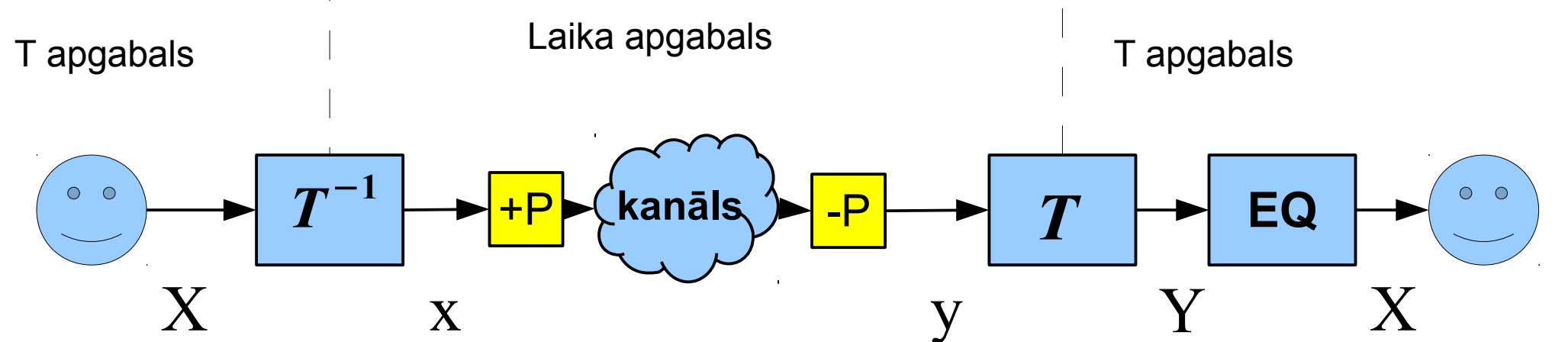
D var uzzināt noraidot uztvērējam
zināmu X_p

$$D = \frac{Y_p}{X_p}$$

- Trūkumi:

- Enerģijas zudumi CP
- Ātruma zudumi CP
- Liels PAPR
- Bloku pārraide

Vispārināta MC sistēma



$$\underbrace{T^{-1} \quad H \quad T}_{D = T H T^{-1}} \quad D^{-1}$$

$$D = T H T^{-1}$$

$$Y = D X$$

$$X = D^{-1} Y$$

ja

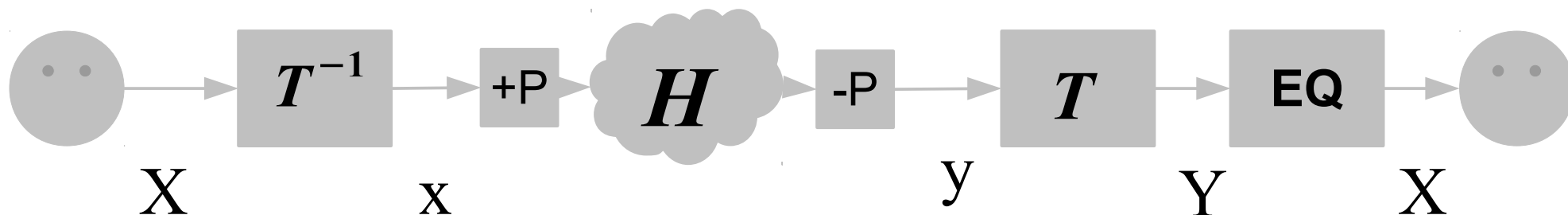
$$H = T^{-1} D T$$

$$D^{-1} = \frac{I}{D}$$

, tad

$$(T, D) = eig(H)$$

Citu domēnu kanālu matricas



$$D = T H T^{-1}$$

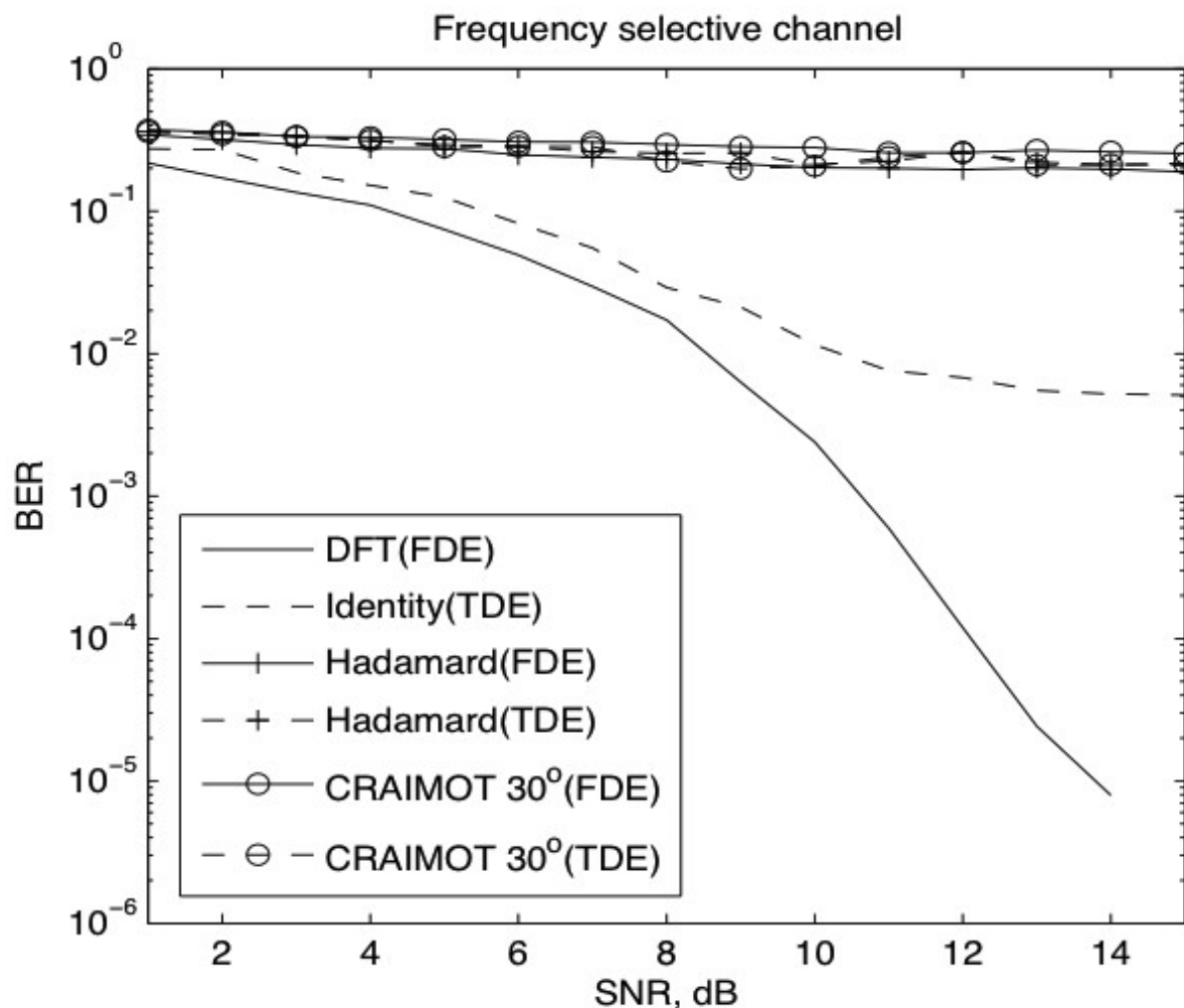
$$H = T^{-1} D T$$

ja $(T, D) \neq \text{eig}(H)$, tad D nav diagonāla matrica

turklāt, ja $T \neq I$, tad D nav Teplica matrica

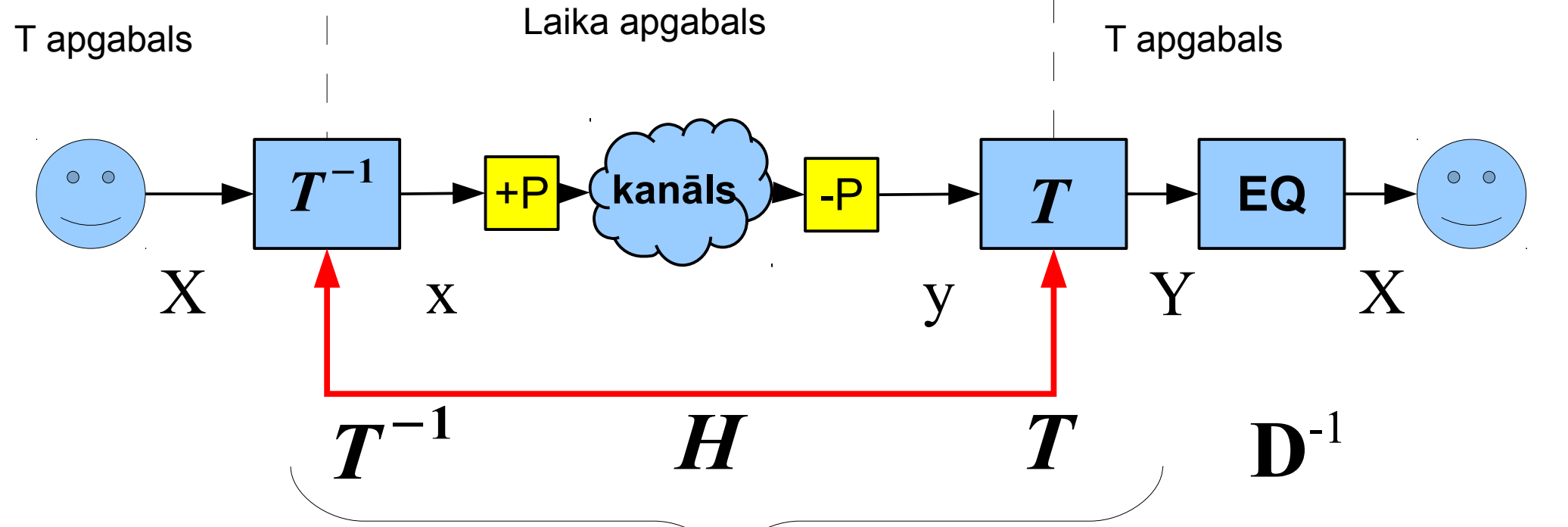
Šādu matricu **inversija** ir problemātiska

Dažādu pārveidojumu salīdzinājums



Arturs Aboltins, "Comparison of orthogonal transforms for OFDM communication system", Electronics '2011, Kaunas, May 17-19, 2011

Atgriezeniskā saite



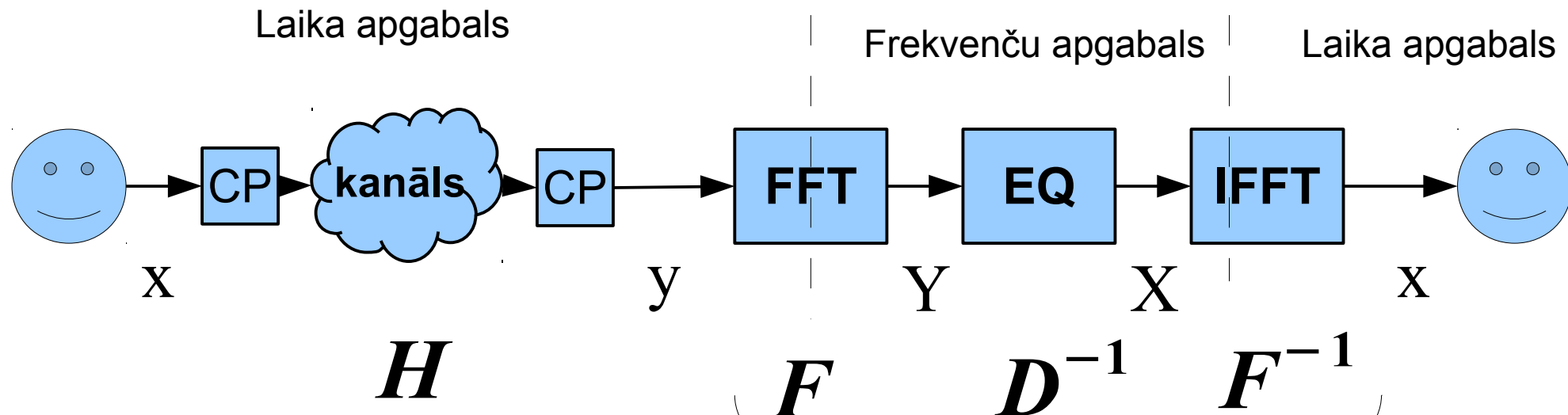
$$D = T H T^{-1}$$

$$Y = D X$$

$$(T, D) = eig(H)$$

$$X = D^{-1} Y$$

CP SC FDE



OFDM

$$D = F H F^{-1}$$

$$H = F^{-1} D F$$

$$H^{-1} = F^{-1} D^{-1} F$$

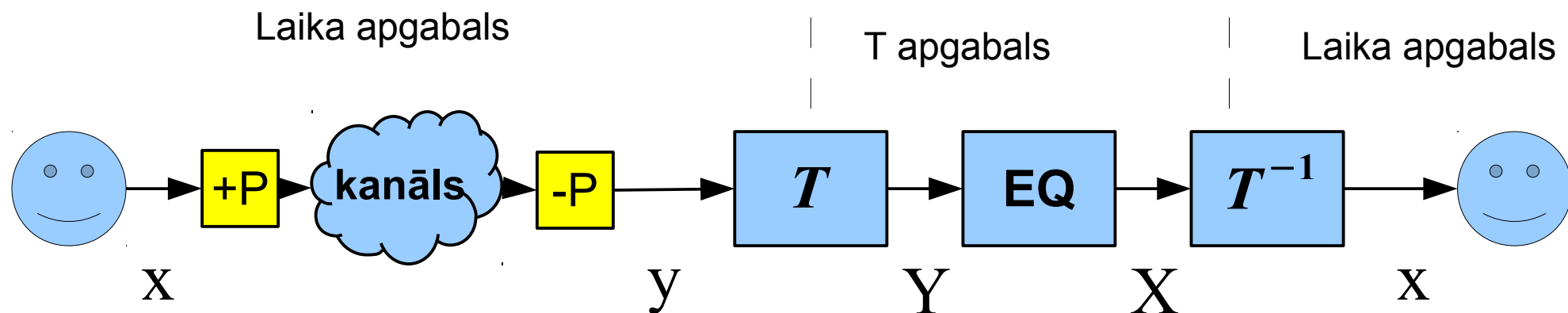
$$x = F^{-1} D^{-1} F y$$

$$y = H x$$

$$x = H^{-1} y$$

$$D^{-1} = \frac{I}{D} \quad D = \frac{Y_p}{X_p}$$

Vispārināta SC sistēma



$$H$$

$$y = H x$$

$$x = H^{-1} y$$

$$T \quad D^{-1} \quad T^{-1}$$

$$H^{-1} = T^{-1} D^{-1} T$$

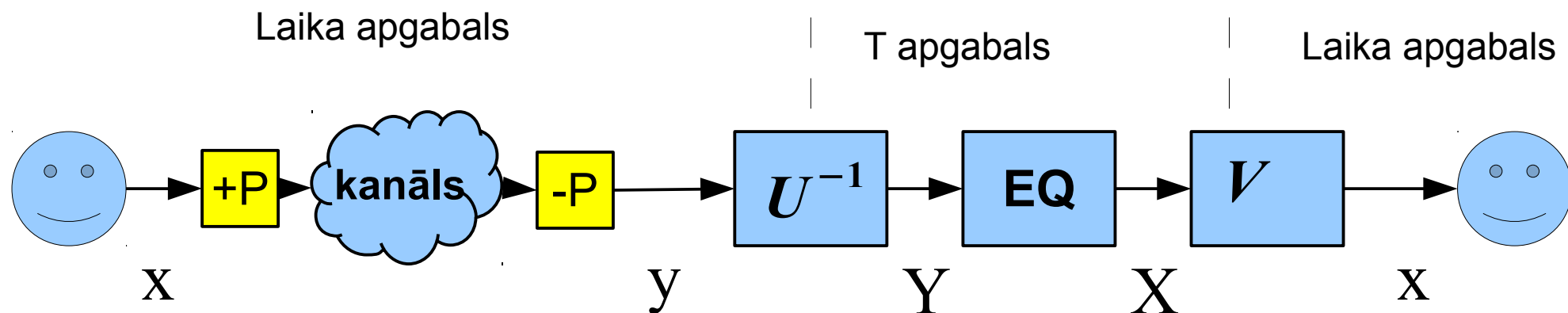
$$H = T^{-1} D T$$

$$D^{-1} = \frac{I}{D}$$

$$\text{, tad } (T, D) = \text{eig}(H)$$

Kvadrātiska
matrica

Uzlabota SC sistēma



H

$$y = H x$$

$$x = H^{-1} y$$

D^{-1}

$$H^{-1} = V D^{-1} U^{-1}$$

pseudoinverse

ja

$$H = U D V^{-1}$$

$$D^{-1} = \frac{I}{D}$$

,tad

Singular value decomposition

$$(U, D, V) = svd(H)$$

Nepieciešamie algoritmi

$$(U, D, V) = \text{svd}(H)$$

SVD atrašana

Householder reflections

$$2mn^2 + 2n^3 \quad \text{flops}$$

Jacobi orthogonalization

$$3mn^2 \quad \text{flops}$$

H noteikšana

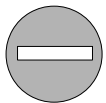
- Delta funkcijas metode
- Rekursīva izslēgšana
- LMS (Lineārā vidējo kvadrātu) metode

Delta f-jas metode



•Vienkārša realizācija

- Nojauc AGC
- Slikta traucējumnoturība



pilotsignāls

$$x = \begin{pmatrix} 1 \\ 0 \\ 0 \\ \cdot \\ 0 \end{pmatrix}$$

ja

tad

$$h_i = y_i + w_i$$

$$y = \mathbf{H} x + w \quad \mathbf{H} = f(x, y, w)$$

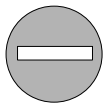
$$\begin{pmatrix} y_0 \\ y_1 \\ \cdot \\ \cdot \\ y_{N-1} \end{pmatrix} = \begin{pmatrix} h_0 & 0 & \cdot & 0 & 0 \\ h_1 & h_0 & \cdot & 0 & 0 \\ \cdot & h_1 & \cdot & 0 & 0 \\ \cdot & \cdot & \cdot & h_0 & 0 \\ h_{N-1} & h_{N-2} & \cdot & h_1 & h_0 \end{pmatrix} \begin{pmatrix} x_0 \\ x_1 \\ \cdot \\ \cdot \\ x_{N-1} \end{pmatrix} + \begin{pmatrix} w_0 \\ w_1 \\ \cdot \\ \cdot \\ w_{N-1} \end{pmatrix}$$

Rekursīva izslēgšana



- Var lietot jebkuru pilot-signālu (x)
- Vienkārša realizācija

- Akumulējas troksnis



$$y = \mathbf{H} x + w \quad \mathbf{H} = f(x, y, w)$$

$$\begin{pmatrix} y_0 \\ y_1 \\ \cdot \\ \cdot \\ y_{N-1} \end{pmatrix} = \begin{pmatrix} h_0 & 0 & \cdot & 0 & 0 \\ h_1 & h_0 & \cdot & 0 & 0 \\ \cdot & h_1 & \cdot & 0 & 0 \\ \cdot & \cdot & \cdot & h_0 & 0 \\ h_{N-1} & h_{N-2} & \cdot & h_1 & h_0 \end{pmatrix} \begin{pmatrix} x_0 \\ x_1 \\ \cdot \\ \cdot \\ x_{N-1} \end{pmatrix} + \begin{pmatrix} w_0 \\ w_1 \\ \cdot \\ \cdot \\ w_{N-1} \end{pmatrix}$$

$$y_0 = h_0 x_0 + w_0$$

$$y_1 = h_1 x_0 + h_0 x_1 + w_1$$

...

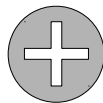
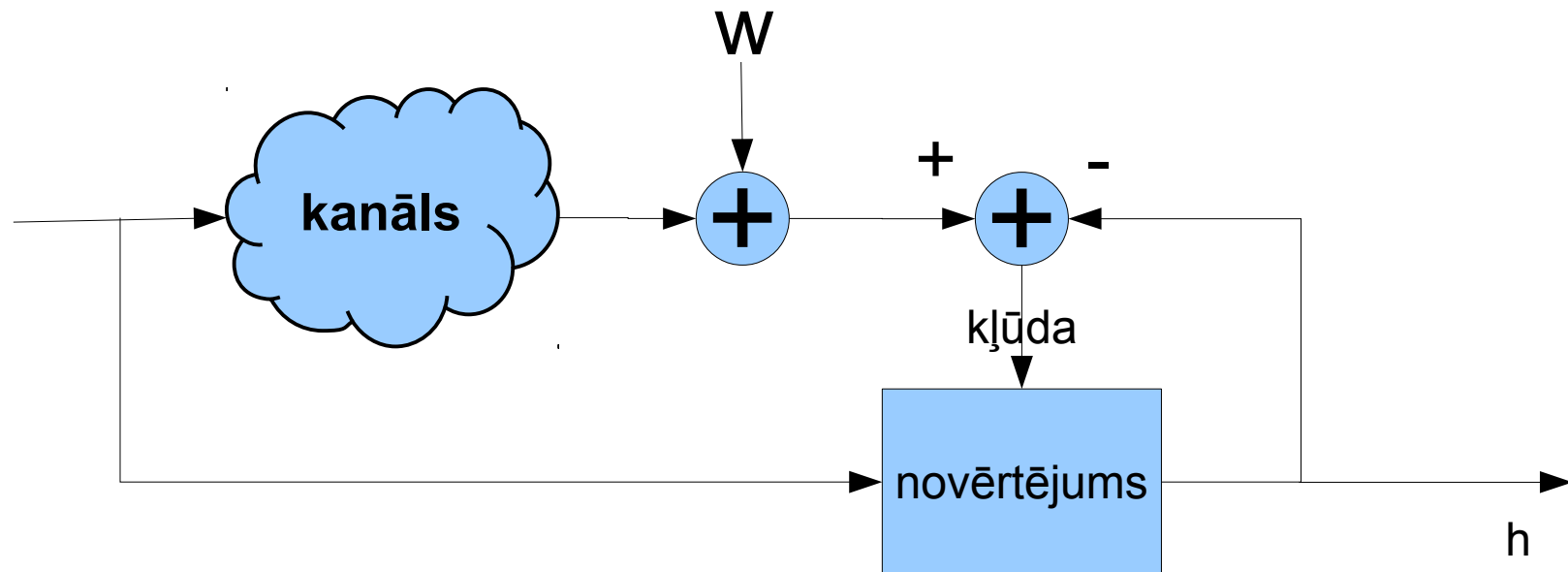
$$y_{N-1} = h_{N-1} x_0 + \dots + h_0 x_{N-1} + w_{N-1}$$

$$h_0 = \frac{y_0 - w_0}{x_0}$$

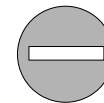
$$h_1 = \frac{y_1 - h_0 x_1 - w_1}{x_0}$$

$$h_{N-1} = \frac{y_{N-1} - h_0 x_{N-1} \dots - w_{N-1}}{x_0}$$

LMS sistēmas identifikācija



- Var lietot jebkuru x
- Traucējumnoturība



- Sarežģītība samērojama ar SVD
var iegūt H^{-1} bez SVD :)

ZP, CP, H izmērs

SVD var lietot sistēmās:

- Ar ciklisko prefiksu (CP)
- Ar tukšu aizsargintervālu (Zero padding) (ZP)
- Ar CP/ZP atmešanu
- Bez CP/ZP atmešanas
- Bez CP/ZP

Tīke uzskatīts, ka ZP shēma ir visefektīvākā. Manas simulācijas to aptiprina.

$$\begin{pmatrix} y_0 \\ y_1 \\ \cdot \\ \cdot \\ \cdot \\ \cdot \\ \cdot \\ y_{N+L-1} \end{pmatrix} = \begin{pmatrix} h_0 & 0 & 0 & 0 & 0 & 0 & 0 \\ h_1 & h_0 & \cdot & \cdot & \cdot & \cdot & 0 \\ \cdot & h_1 & \cdot & \cdot & \cdot & \cdot & 0 \\ \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & 0 \\ h_{L-1} & \cdot & \cdot & \cdot & \cdot & \cdot & h_0 \\ 0 & h_{L-1} & \cdot & \cdot & \cdot & \cdot & h_1 \\ \cdot & \cdot & \cdot & \cdot & \cdot & \cdot & \cdot \\ 0 & 0 & 0 & 0 & 0 & \cdot & h_{L-1} \end{pmatrix} \begin{pmatrix} x_0 \\ x_1 \\ \cdot \\ \cdot \\ \cdot \\ x_{N-1} \end{pmatrix} + \begin{pmatrix} w_0 \\ w_1 \\ \cdot \\ \cdot \\ \cdot \\ w_{N-1} \end{pmatrix}$$

SC SVDE sinhronizācija

Ņemot vērā, ka notiek bloku pārraide daļa algoritmu var būt aizgūti no **OFDM**:

- CP autokorelācija
 - Kadru sinhronizācija
 - Frekvenču sinhronizācija
-
- ZP lietošana prasa jaunu simbolu un frekvences sinhronizācijas algoritmu izstrādi (vai atrašanu literatūrā)

SVD pielietošana

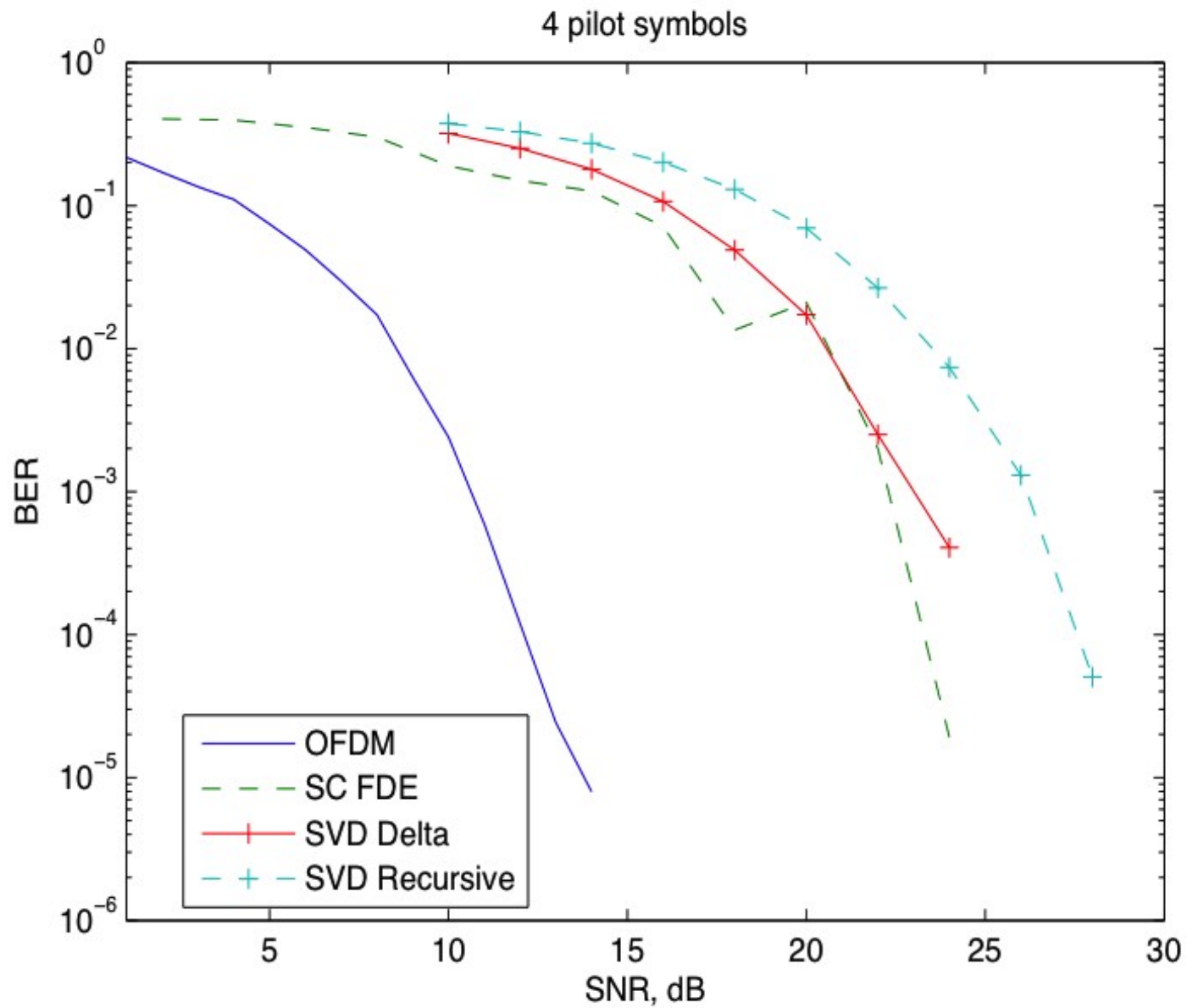
SVD ir viena no centrālajām lineārās algebras problēmām. Šīs matemātiskās metodes algoritmi aizvien tiek pilnveidoti

- MIMO sistēmu kanālu novērtēšana
- Kanāla novērtēšana OFDM
- attēlu apstrāde
- Kvantu mehānika

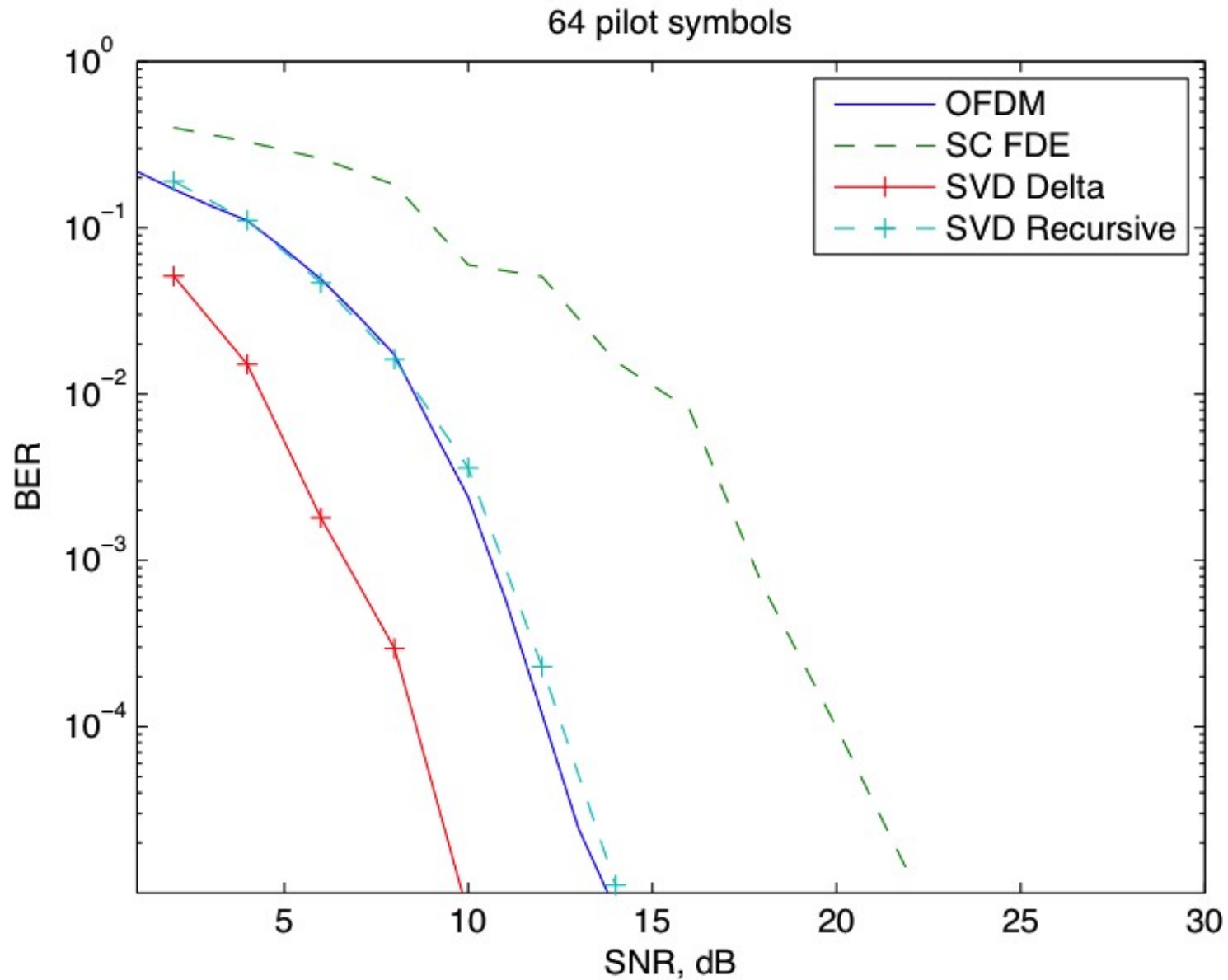
Simulāciju rezultāti

- Modelis: Simulink
- SVD: Mathworks Matlab
- Kanāla matricu tipi: ZP ar atmešanu
- SNR aprēķins: dinamisks, no signāla
- BER aprēķins: kļūdu skaitītājs
- Kanāls: statisks, selektīvs (4 tap FIR)

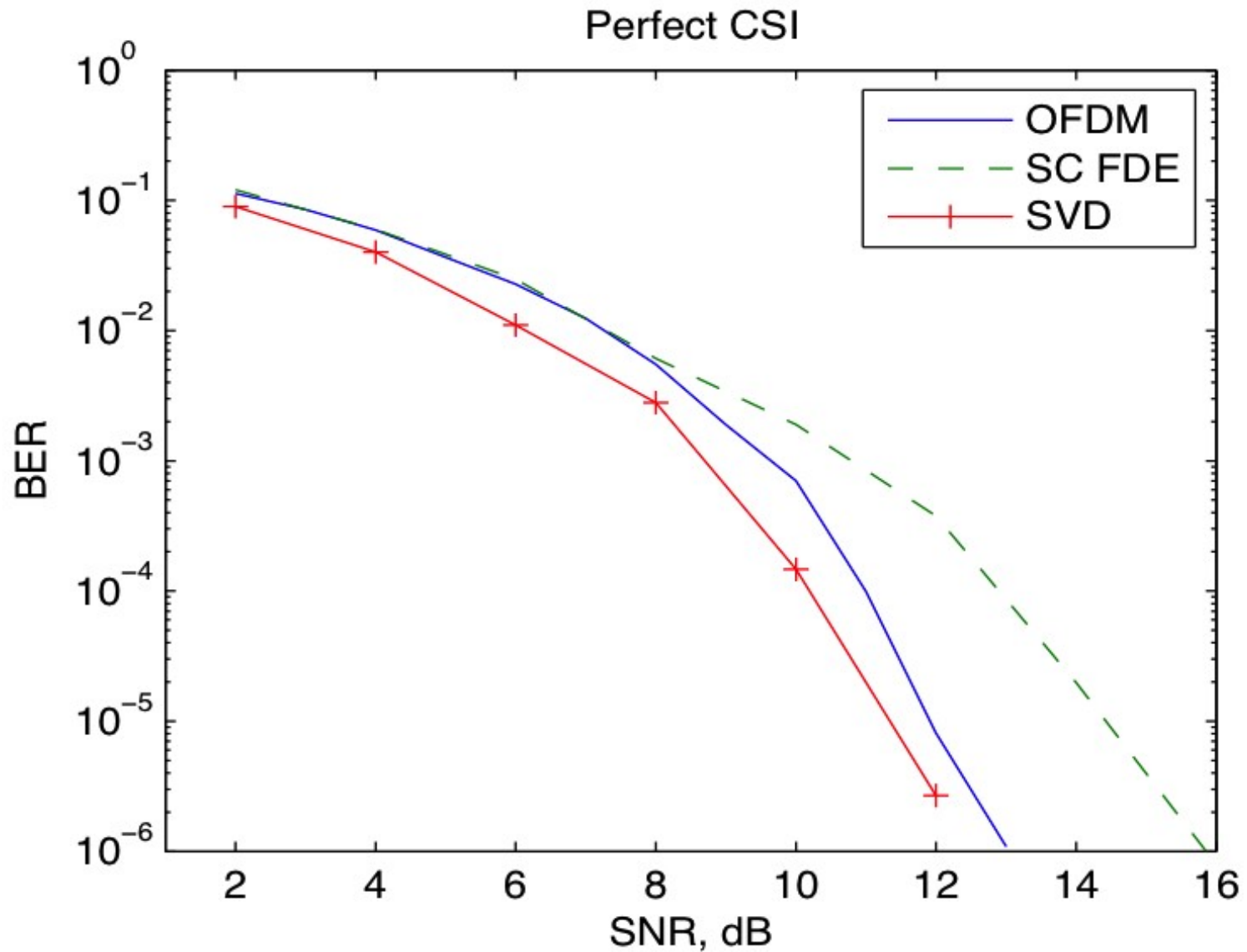
4 pilotsimbolu sistēma



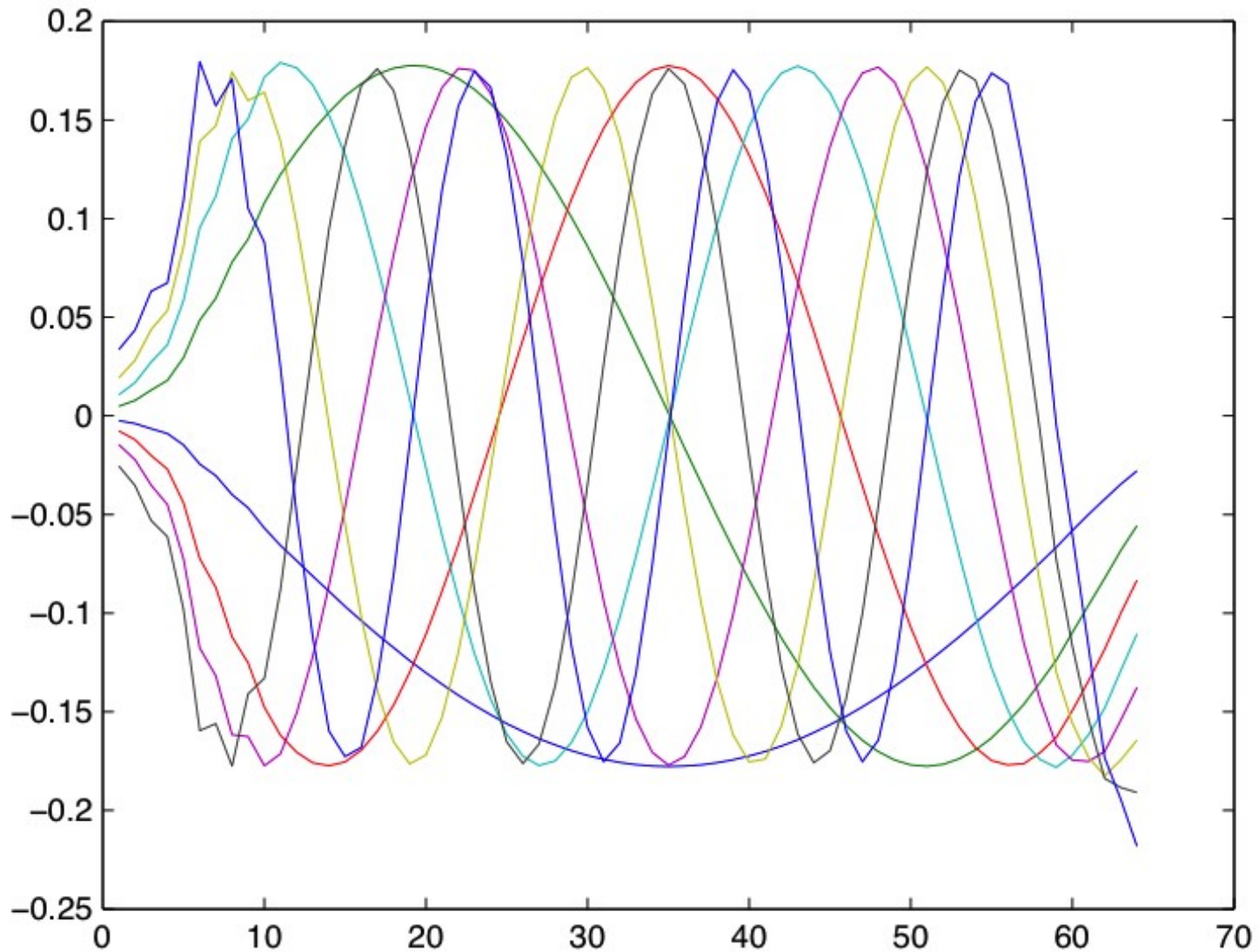
64 pilotsimbolu sistēma



Perfect CSI (zināms $h(n)$)



Bāzes funkciju piemēri: matrica U



Secinājumi

- SVD faktiski nodrošina efektīvu un precīzu kanāla matricas inversijas metodi.
- SVD nodrošina optimālāko kanāla korekciju pie nosacījuma, ka ir zināma kanāla matrica.
- Ņemot vērā, ka laika apgabala kanāla matricas ir reālas, visas SVD matricas ir reālas.
- Ātrie SVD algoritmi nav pieejami . Ir pieejamas vairākas maksas un brīvpieejas SVD realizācijas.

Darba mērķi

- Ātra, uz rotāciju balstīta, SVD algoritma izstrāde un realizācija
- Optimāla kanāla novērtēšanas algoritma atrašana
- Kanāla novērtējuma atjaunošanas algoritma atrašana
- Optimālas pilottoņu struktūras atrašana
- Pilna sinhronizācijas algoritmu komplekta izstrāde

Nākotnes plāni

- SVD bāzēta SDR sistēma
- GPU izmantošana SVD aprēķiniem
- SVD FPGA realizācija
- SVD ASIC realizācija